

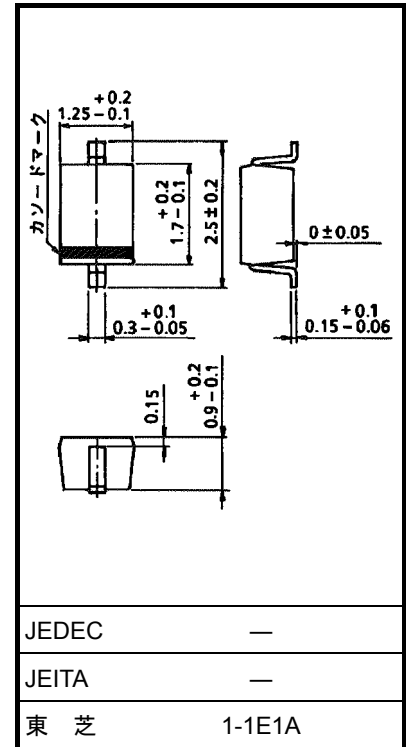
東芝可変容量ダイオード シリコンエピタキシャルプレーナ形

# 1SV270

○ UHF 無線 VCO 用

- 容量変化比が大きい。 :  $C_{1V}/C_{4V} = 2.0$  (標準)
- 直列抵抗が小さい。 :  $r_s = 0.28 \Omega$  (標準)
- 外形が小さい。

単位: mm



絶対最大定格 (Ta = 25°C)

項 目	記 号	定 格	単 位
逆 電 圧	$V_R$	10	V
接 合 温 度	$T_j$	125	°C
保 存 温 度	$T_{stg}$	-55~125	°C

注: 本製品の使用条件 (使用温度/電流/電圧等) が絶対最大定格以内での使用においても、高負荷 (高温および大電流/高電圧印加、多大な温度変化等) で連続して使用される場合は、信頼性が著しく低下するおそれがあります。

弊社半導体信頼性ハンドブック (取り扱い上のご注意とお願いおよびディレーティングの考え方と方法) および個別信頼性情報 (信頼性試験レポート、推定故障率等) をご確認の上、適切な信頼性設計をお願いします。

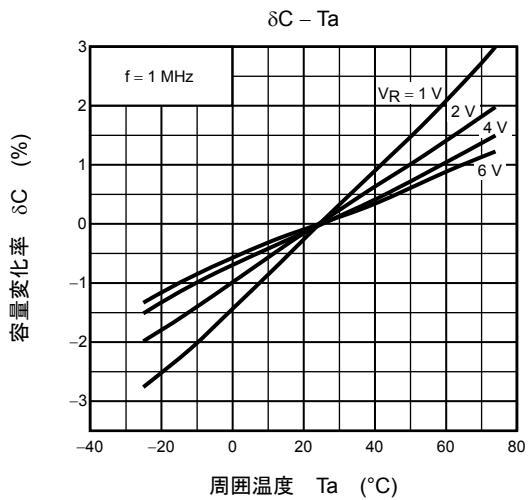
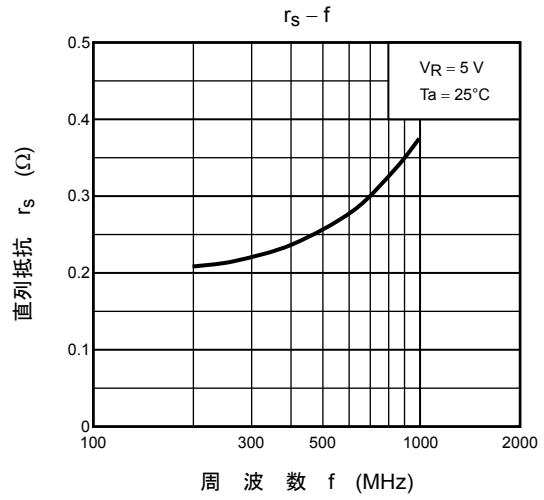
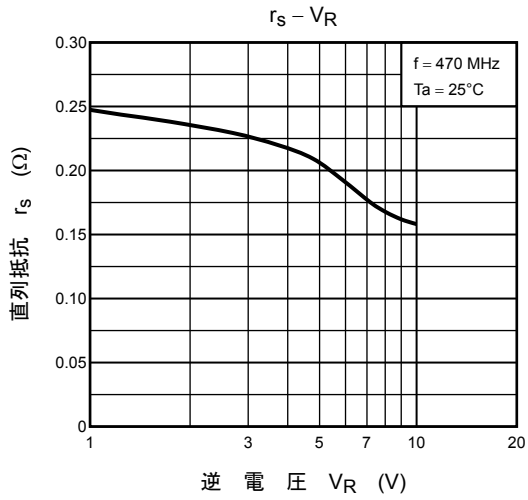
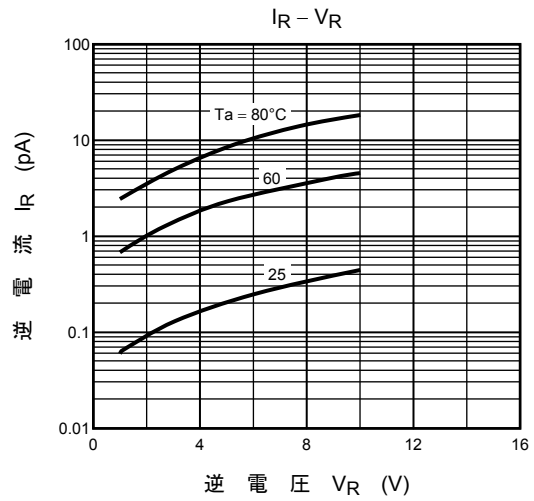
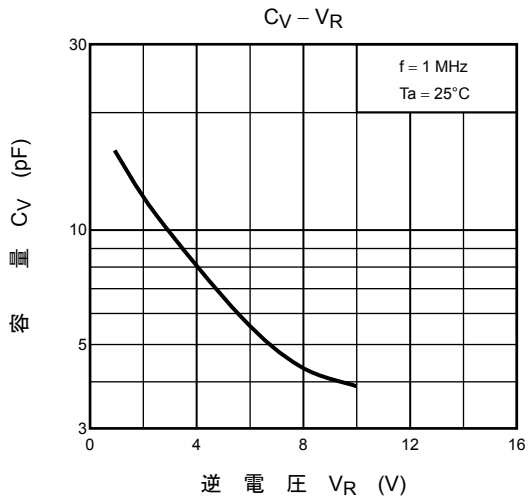
電気的特性 (Ta = 25°C)

項 目	記 号	測 定 条 件	最小	標準	最大	単 位
逆 電 圧	$V_R$	$I_R = 1 \mu A$	10	—	—	V
逆 電 流	$I_R$	$V_R = 10 V$	—	—	3	nA
容 量	$C_{1V}$	$V_R = 1 V, f = 1 MHz$	15	16	17	pF
	$C_{4V}$	$V_R = 4 V, f = 1 MHz$	7.3	8.0	8.7	
容 量 比	$C_{1V}/C_{4V}$	—	1.8	2.0	—	—
直 列 抵 抗	$r_s$	$V_R = 1 V, f = 470 MHz$	—	0.28	0.5	$\Omega$

現品表示



製品量産開始時期  
1993-02



注:  $\delta C = \frac{C(T_a) - C(25)}{C(25)} \times 100$  (%)