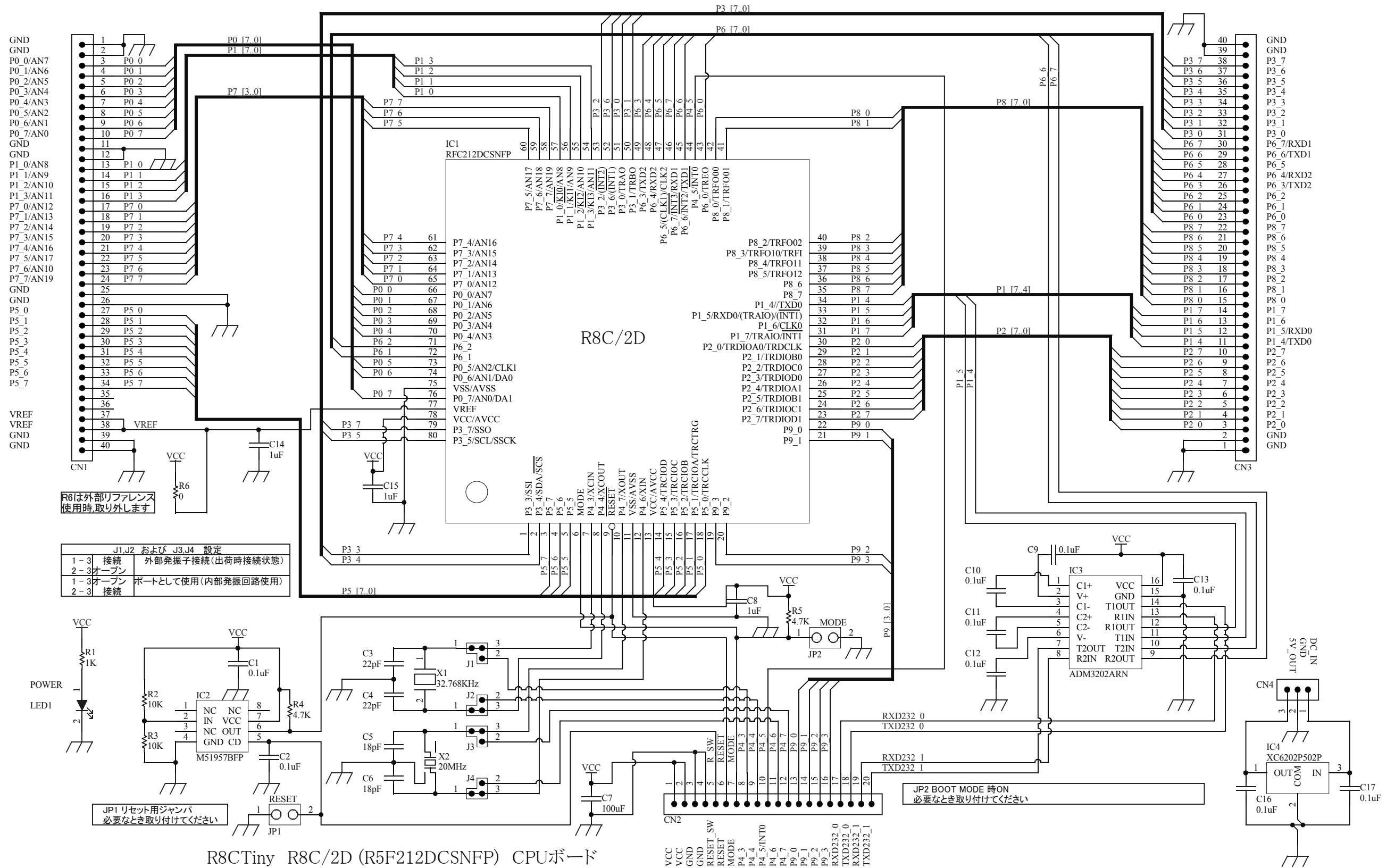


■AE-R8C2D 回路図■



R6は外部リファレンス
使用時取り外します

J1,J2 および J3,J4 設定	
1-3 接続	外部発振子接続(出荷時接続状態)
2-3 オープン	
1-3 オープン	ポートとして使用(内部発振回路使用)
2-3 接続	

JP1 リセット用ジャンパ
必要とき取り付けください

JP2 BOOT MODE 時ON
必要とき取り付けください

R8CTiny R8C/2D (R5F212DCSNFP) CPUボード