

# PIC16C771モジュール

## 12ビットADコンバータ内蔵

### 16C711ピン互換(18ピン)

- ★20ピンSSOPのPIC16C771(20MHz)を16C711と同じピン配置の18ピンDIPサイズ基板に搭載しました。
- ★18ピンにする為にPIC16C771のVssとAVss、VddとAVddを各1つのピンにまとめてあります。ピン配置も16C771オリジナルのピン配置から、16C711と同じピン配置に変更してあります。
- ★基板上に電源用パスコンの0.1μFを、あらかじめ搭載しています。
- ★基板上に電源インジケータ用LEDを搭載しています。  
(書き込み時は無接続で、書き込み後通常動作時に点灯させる様に、ショートパッドJP1を設けてあります)
- ★当社PICプログラマキットVer3で書き込みができます。

#### ■書き込みの注意■

①このPIC16C771モジュールを書き込むには、PICプログラマキットVer3キットのライターソフト画面のデバイスの指定を『AE-16C771』にする必要があります。『PIC16C771』の指定では書き込めません。お客様のライターソフト画面のデバイスの指定に『AE-16C771』が無い場合は、下記アドレスから最新版をダウンロードして、ご使用ください。

最新版入手アドレス <http://village.infoweb.ne.jp/~update/>

②PICプログラマキットVer3のファームウェア(16C57)のバージョンは、4.0以上が必要です。  
(ファームウェア16C57のバージョンは、ライターソフトの画面右下に、黄色で出ますのでご確認ください)

③PIC16C771モジュール基板のJP1(LED点灯)は、書き込み後に半田ショートしてください。

④書き込みソケットはU6です。(右図参照)

#### ■部品表■(コネクタ以外の部品は全て実装半田付け済みです。)

品番	部品
U1	PIC16C771 SS
C1	0.1μF チップコンデンサ
D1	発光ダイオード
R1	680Ω チップ抵抗
基板	AE-16C771
CN1	コネクタ 9ピン×2本

#### ■JP1の使い方■

JP1は書き込み後に図Bの様に半田ショートしてつきます。半田ショートさせると、LED(D1)が電源ピン(Vdd)に接続されます。電源を入れるとLEDが点灯します。点灯させない場合は半田ショートする必要はありません。

#### ■CN1の半田付け■

CN1は、付属の9ピンコネクタ2本を半田付けしてください。CN1の④、⑤、⑥、⑬、⑭、⑰ピンは、基板半田穴が半円で、スルーホールになっていませんので、注意して半田付けしてください。

#### ■16C771と16C711について■

16C771は、16C711の機能拡張版といえますが、レジスタ構成などに違いがあるため、プログラムソースレベルや、HEXファイルでの互換性はありません。

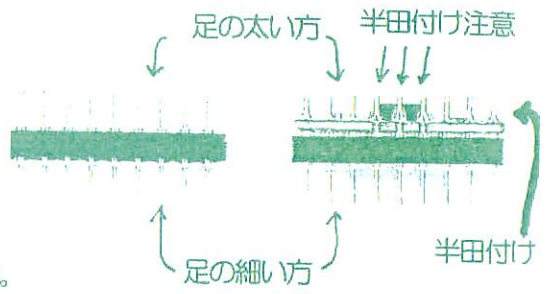
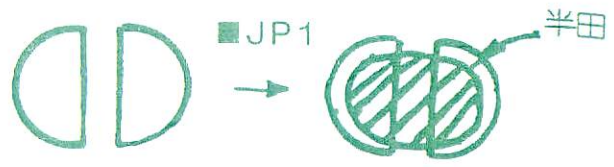
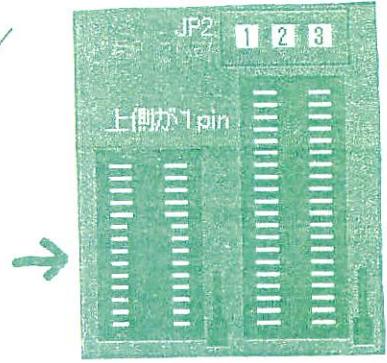
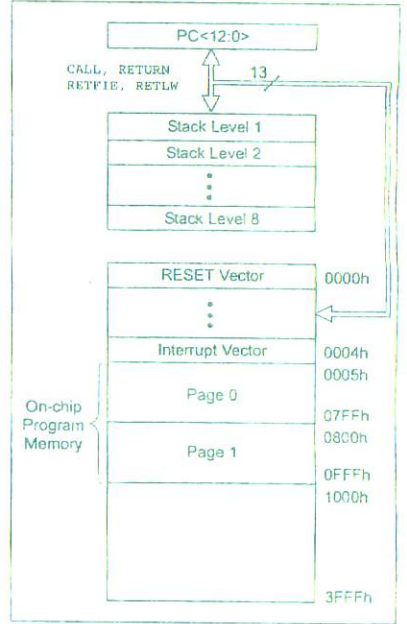
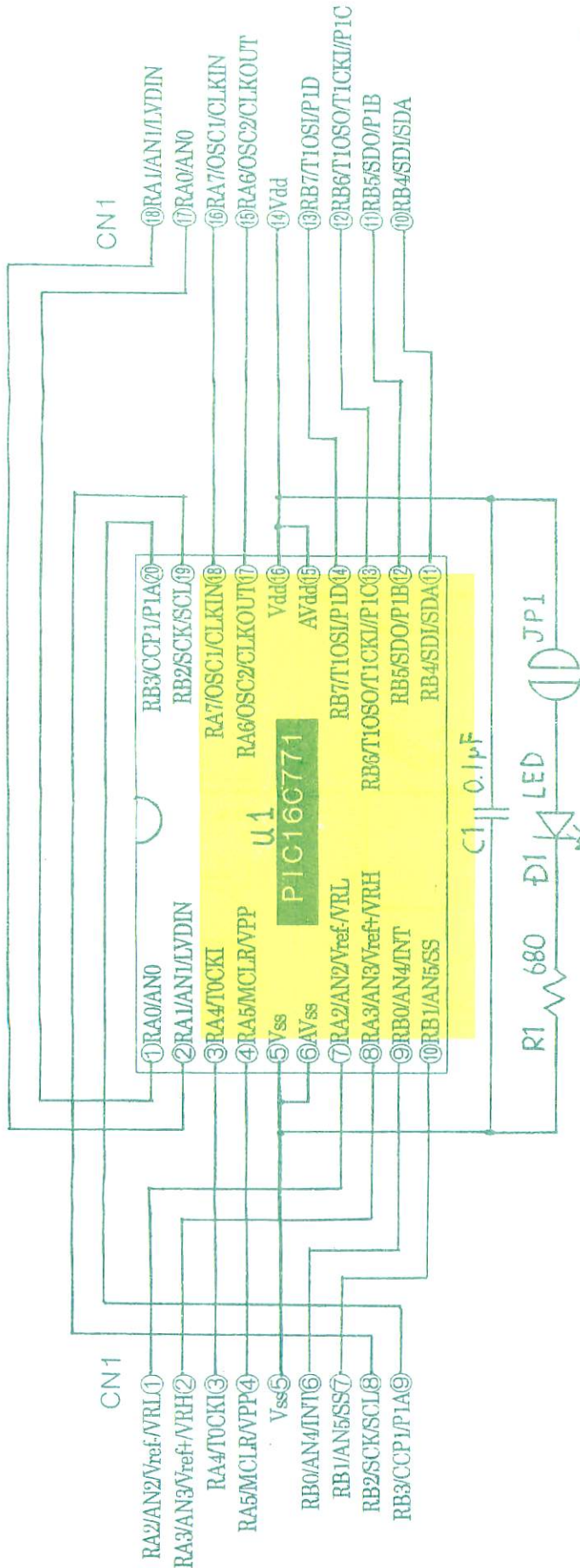




FIGURE 2-2: PROGRAM MEMORY MAP AND STACK OF THE PIC16C771



2.2 Data Memory Organization

The data memory is partitioned into multiple banks, which contain the General Purpose Registers and the Special Function Registers. Bits RP1 and RP0 are the bank select bits.

RP1	RP0	(STATUS<6:5>)
= 00	→ Bank0	
= 01	→ Bank1	
= 10	→ Bank2	
= 11	→ Bank3	

Each bank extends up to 7Fh (128 bytes). The lower locations of each bank are reserved for the Special Function Registers. Above the Special Function Registers are General Purpose Registers, implemented as static RAM. All implemented banks contain special function registers. Some frequently used special function registers from one bank are mirrored in another bank for code reduction and quicker access.

