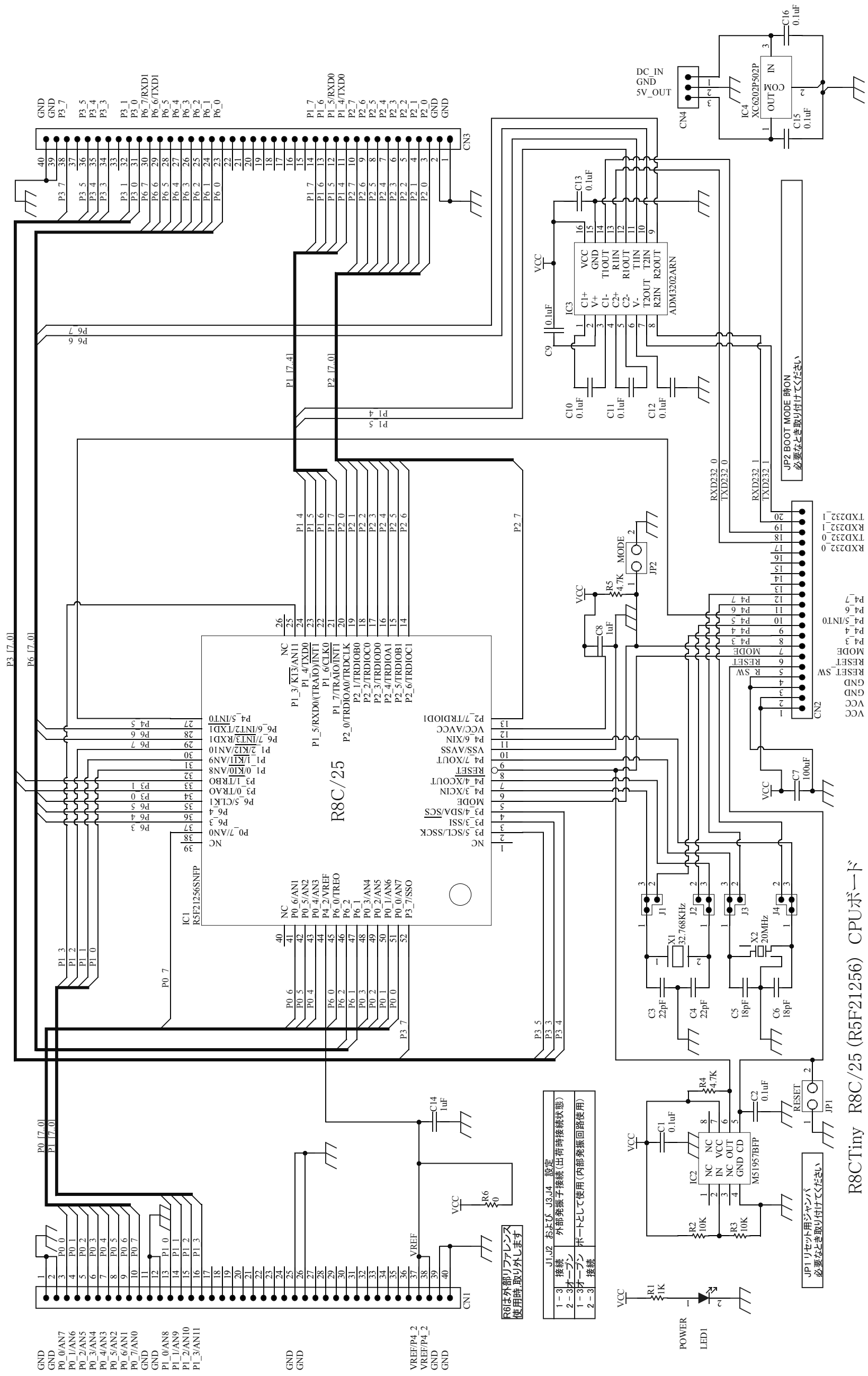


■ AE-R8C25 回路図



R6は外部リアレンス  
使用時、取り外します

1-3	接続	J1, J2 および J3, J4 設定
2-3	オープン	外部発振子接続(出高時接続状態)
1-3	オープン	ポートとして使用(内部発振回路使用)
2-3	接続	

JP1 リセット用ジャンパ  
必要などき取り付けてください

JP2 BOOT MODE 時ON  
必要などき取り付けてください

R8CTiny R8C/25 (R5F21256) CPUボード