

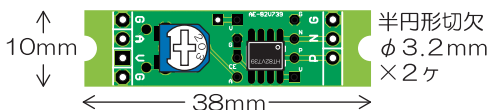
HT82V739使用 miniモノアンプ基板

■概要■

- HOLTEK製 Audio Power Amp IC チップ「HT82V739」を使用した、モノラルパワーアンプ(完成品)です。
- 音量調整用(半固定)ボリューム付き。
- ポップノイズ無しにON/OFFできる [CE (chip enable)] 端子付き。

- 電源電圧 : DC 2.2~5.5V
- 消費電流 : 240mA以下 (電源=5V)
- 最大出力 : 1200mW (電源=5V, 負荷=8Ω)
- 高S/N比, 低歪率, 低消費電力

実寸図



■部品表■

miniモノアンプ基板搭載済み部品

部品名称	型番,仕様,等	数	記号
AudioAmp IC (HOLTEK)	HT82V739	1	U1
積セラ(村田)	1608 1μF 16V	2	C1,3
積セラ	3216 100μF 6.3V	1	C2
ピンヘッダ	4P	2	
専用基板(秋月)	AE-82V739	1	

※積セラ=積層セラミックコンデンサ

後付け部品

部品名称	型番,仕様,等	数	記号
半固定抵抗	20kΩ	1	VR1
炭素皮膜抵抗	10kΩ 1/6W	1	R1

参考1

音声プラグの極性

モノラル

LorR

GND

ステレオ

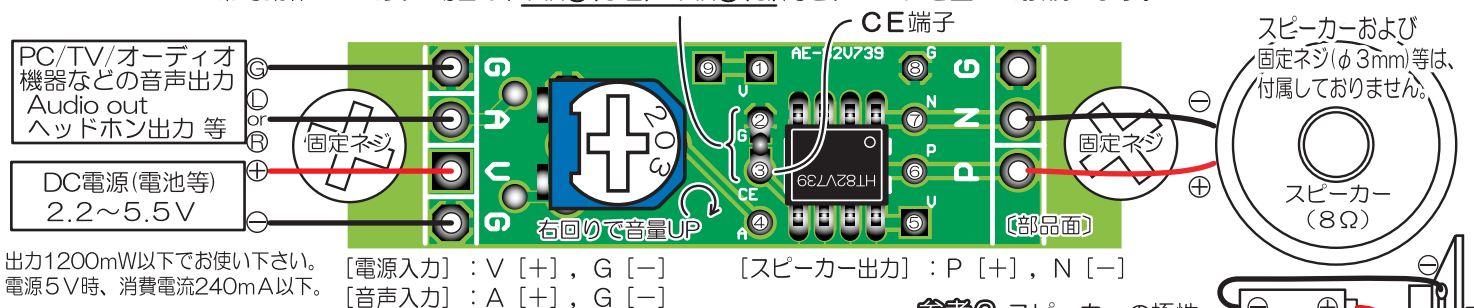
L(左)

R(右)

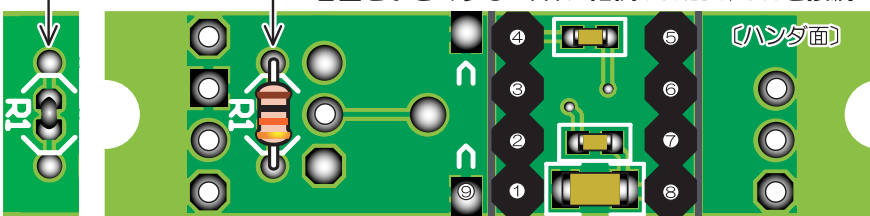
GND

■接続/動作説明■ (■回路図■も御参照ください)

- 動作設定 ● CE端子を“L/H”にする事より、ポップノイズ無しに、動作を“ON/OFF”出来ます。(下記、応用3参照) 常時動作ONで良い場合は、Pin③(CE)~Pin②(G)間を、ハンダを盛って接続します。

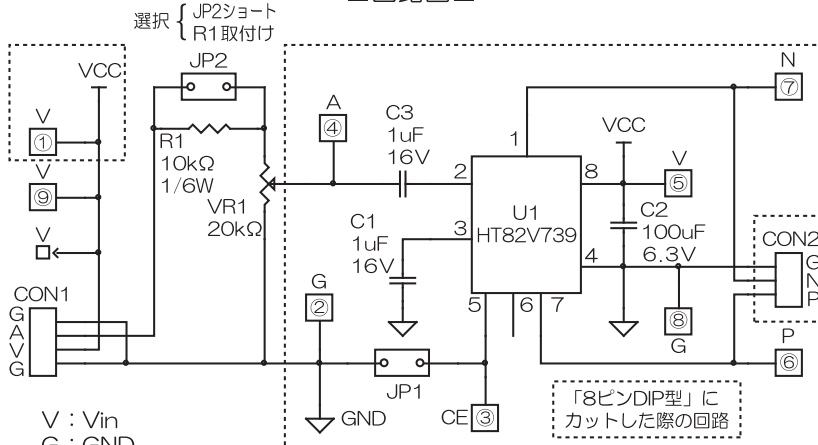


- 音量設定 ● (必ずどちらかの接続をして下さい)
 音量を大きくする : R1の中央を、ハンダを盛って接続
 音量を小さくする : R1に抵抗10kΩ 1/6Wを接続



ご注意 : 端子①~⑧のピンは、取り除いても動作に影響しませんが、取り除く前に動作確認し、基板や部品を傷付けない様に注意して下さい。

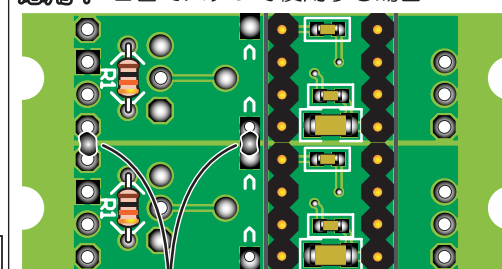
■回路図■



- 動作設定 ● ON : CEを“L”にする。(JP1をショート)
 OFF : CEを“H”にする。
- 音量設定 ● 音量を大きくする : JP2をショート
 音量を小さくする : R1に抵抗10kΩ 1/6Wを接続

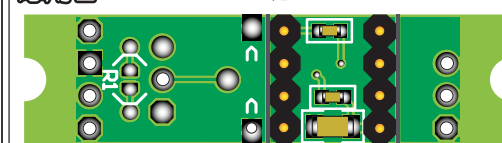
参考2 スピーカーの極性
 電池等を接続して、コーンが突出する方向が、スピーカーの正しい極性です。

応用1 2台でステレオ使用する場合

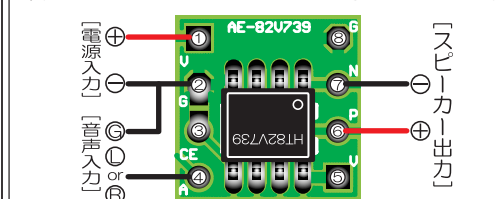


本基板を、ステレオ用に2台使用する際は、ハンダ面(基板裏面)で、端子G~G間、端子V~V間を、それぞれハンダを盛って接続すると、[電源入力]を1ヶ所にまとめる事が出来ます。

応用2 8ピンDIP化について

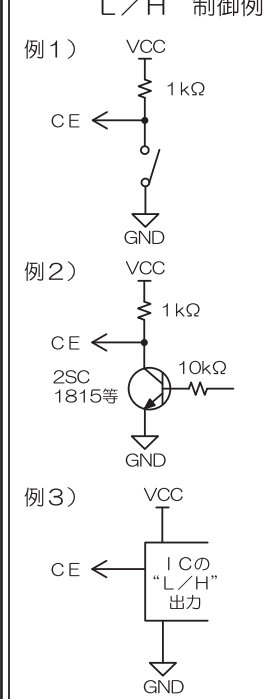


本基板を、ハンダ面(基板裏面)の溝に沿って、ニッパや薄刃ノコギリで丁寧に切断して頂くと、「8ピンDIP化」する事も可能です。



CE端子の接続処理もお忘れなく。→●動作設定●参照

応用3 CE端子の“L/H”制御例





HT82V739

1200mW Audio Power Amp with Shutdown

Features

- Operating voltage: 2.2V to 5.5V
- Wide temperature operating range
- High signal-to-noise ratio
- Low power-on and chip enable or disable POP noise.
- Low distortion
- Low standby current
- Large output voltage swing
- Power off control
- Low power consumption
- Direct drive speaker
- Output power 1200mW at 10% THD+N into 8Ω (V_{DD}=5V)
- 8-pin DIP/SOP package

Applications

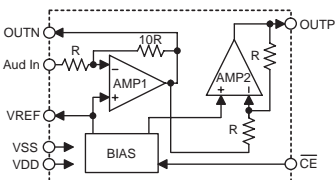
Applied for HT36 series, HT86 series and other Holtek products

General Description

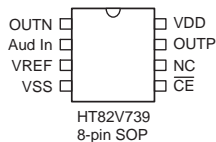
HT82V739 is an integrated class AB mono speaker driver contained in a 8-pin DIP/SOP package. The HT82V739 is capable of delivering 1200mW output power to an 8Ω load with less than 10% (THD+N) from a 5V power supply. The very low standby current in shutdown mode contributes to the reduction of power consumption of battery-powered equipments.

參考資料

Block Diagram



Pin Assignment



Pin Description

Pin No.	Pin Name	I/O	Description
1	OUPN	O	Negative output
2	Aud In	I	Audio input
3	VREF	O	Speaker non-inverting input voltage reference
4	VSS		Negative power supply, ground
5	CE	I	Chip enable, low active
6	NC		Not connected
7	OUPP	O	Positive output
8	VDD		Positive power supply

Absolute Maximum Ratings

Supply Voltage	V _{SS} -0.3V to V _{SS} +6.0V	Storage Temperature	-50 to 125
Input Voltage	V _{SS} -0.3V to V _{DD} +0.3V	Operating Temperature	-40 to 85

Note: These are stress ratings only. Stresses exceeding the range specified under "Absolute Maximum Ratings" may cause substantial damage to the device. Functional operation of this device at other conditions beyond those listed in the specification is not implied and prolonged exposure to extreme conditions may affect device reliability.

Electrical Characteristics

Symbol	Parameter	Test Conditions		Min.	Typ.	Max.	Unit
		V _{DD}	Conditions				
D.C. Characteristics							
V _{DD}	Supply Voltage			2.2	5.0	5.5	V
I _{DD}	Quiescent Power Supply Current	3V	V _{IN} =0V _{p-p} , No load		2.2	4.0	mA
		5V			3.5	6.0	mA
I _{SD}	Shutdown Power Supply Current	5V	V _{IN} =0V _{p-p} , CE=V _{DD} , No load			1	A
V _{IH}	Input High Voltage for CE			0.7V _{DD}		V _{DD}	V
V _{IL}	Input Low Voltage for CE			0		0.3V _{DD}	V
P _O	Output Power	3V	(THD+N)/S 1%, V _{IN} =1kHz sinewave	R _L =4	198	330	mW
				R _L =8	180	300	
			R _L =16	144	240		
			(THD+N)/S 10%, V _{IN} =1kHz sinewave	R _L =4	270	450	
				R _L =8	240	400	
			R _L =16	168	280		
		5V	(THD+N)/S 1%, V _{IN} =1kHz sinewave	R _L =4	690	1150	mW
				R _L =8	570	950	
			R _L =16	390	650		
			(THD+N)/S 10%, V _{IN} =1kHz sinewave	R _L =4	840	1400	
				R _L =8	720	1200	
			R _L =16	480	800		

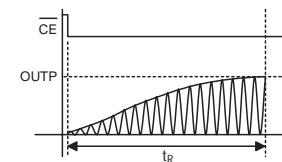
A.C. Characteristics

t _{ON}	Enable Time	3V	V _{IN} =1kHz sinewave, No load	145	μs	
		5V		105	μs	
(THD+N)/S	Total Harmonic Distortion Plus Noise-to-signal Ratio	5V	Power output=500mW, V _{IN} =1kHz sinewave	R _L =4	0.3	%
				R _L =8	0.18	%
				R _L =16	0.13	%
S/N	Signal to Noise Ratio	5V	V _{IN} =1V _{rms} 1kHz sinewave	R _L =4	66	dB
				R _L =8	70	dB
				R _L =16	72	dB

Functional Description

OUTP Rising Time (t_r)

When CE is active low, the HT82V739 needs rising time to output fully on OUPP pin. However, the rising time depends on C1. (*see the application circuits)

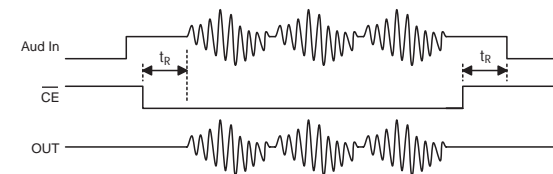


Capacitor	0.1 μF	1 μF	4.7 μF	10 μF
t _r	15ms	30ms	90ms	185ms
Voltage	2.2V	3V	4V	
	15ms	30ms	90ms	185ms
	15ms	30ms	90ms	185ms

For battery based applications, power consumption is a key issue, therefore the amplifier should be turned off when in the standby state. In order to eliminate any speaker sound bursts while turning the amplifier on, the application circuit, which will incorporate a capacitance value of C1, should be adjusted in accordance with the speaker's audio frequency response. A greater value of C1 will improve the noise burst while turning on the amplifier. The recommended operation sequence is:

Turn On: "Aud In" signal standby (1/2 V_{DD}) enable amplifier wait t_r for amplifier ready "Aud In" signal start

Turn Off: "Aud In" signal finish disable amplifier wait t_r for amplifier off "Aud In" signal off



If the application is not powered by batteries and there is no problem with amplifier On/Off issue, a capacitor value of 0.1μF for C1 is recommended.

Application Circuits

